

PCT/JP99/05003

日本国特許庁

EJU

PATENT OFFICE
JAPANESE GOVERNMENT

NOV 26 1999 08.10.99

WIPO PCT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日
Date of Application:

1998年 9月24日

出願番号
Application Number:

平成10年特許願第288925号

出願人
Applicant(s):

イビデン株式会社

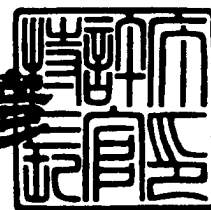
PRIORITY DOCUMENT

SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)

1999年11月12日

特許庁長官
Commissioner,
Patent Office

近藤 隆彦



出証番号 出証特平11-3077975

【書類名】 特許願

【整理番号】 111015

【提出日】 平成10年 9月24日

【あて先】 特許庁長官殿

【国際特許分類】 H05K 1/34

【発明の名称】 多層ビルドアップ配線板

【請求項の数】 6

【発明者】

【住所又は居所】 岐阜県揖斐郡揖斐川町北方 1 - 1 イビデン株式会社
大垣北工場内

【氏名】 広瀬 直宏

【特許出願人】

【識別番号】 000000158

【住所又は居所】 岐阜県大垣市神田町 2 丁目 1 番地

【氏名又は名称】 イビデン株式会社

【代表者】 遠藤 優

【代理人】

【識別番号】 100095795

【住所又は居所】 名古屋市中区上前津 2 丁目 1 番 2 7 号 堀井ビル 4 階

【弁理士】

【氏名又は名称】 田下 明人

【代理人】

【識別番号】 100098567

【住所又は居所】 名古屋市中区上前津 2 丁目 1 番 2 7 号 堀井ビル 4 階

【弁理士】

【氏名又は名称】 加藤 壯祐

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

特平 10-288925

【物件名】 要約書 1

【包括委任状番号】 9401314

【書類名】 明細書

【発明の名称】 多層ビルドアップ配線板

【特許請求の範囲】

【請求項 1】 層間樹脂絶縁層と導体層とが交互に積層され、各導体層間がバイアホールにて接続されたビルドアップ配線層が、コア基板の両面に形成されてなる多層ビルドアップ配線板において、

前記コア基板に形成されたスルーホールの直上に下層のバイアホールが配設され、

その下層のバイアホールの直上に上層のバイアホールが配設されていることを特徴とする多層ビルドアップ配線板。

【請求項 2】 層間樹脂絶縁層と導体層とが交互に積層され、各導体層間がバイアホールにて接続されたビルドアップ配線層が、コア基板の両面に形成されてなる多層ビルドアップ配線板において、

前記コア基板に形成されたスルーホールには、充填剤が充填されるとともに該充填剤のスルーホールからの露出面を覆う導体層が形成されてなり、

その導体層には下層のバイアホールが配設され、

その下層のバイアホールの直上に上層のバイアホールが配設されていることを特徴とする多層ビルドアップ配線板。

【請求項 3】 層間樹脂絶縁層と導体層とが交互に積層され、各導体層間がバイアホールにて接続されたビルドアップ配線層が、コア基板の両面に形成されてなる多層ビルドアップ配線板において、

前記コア基板に形成されたスルーホールの通孔を塞ぐように下層のバイアホールが形成され、

その下層のバイアホールの直上に上層のバイアホールが配設されていることを特徴とする多層ビルドアップ配線板。

【請求項 4】 前記下層のバイアホールがフルドビア構造であることを特徴とする請求項 1～3 のいずれか 1 に記載の多層ビルドアップ配線板。

【請求項 5】 前記下層のバイアホールの凹部に導電性ペーストが充填され

ていることを特徴とする請求項 1～3 のいずれか 1 に記載の多層ビルドアップ配線板。

【請求項 6】 前記下層のバイアホールの凹部に樹脂が充填されていることを特徴とする請求項 1～3 のいずれか 1 に記載の多層ビルドアップ配線板。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、多層ビルドアップ配線板に関し、とくに、層間樹脂絶縁層と導体層とが交互に積層され、各導体層間がバイアホールにて接続されたビルドアップ配線層が、コア基板の両面に形成されてなる多層ビルドアップ配線板に関するものである。

【0002】

【従来の技術】

図 11 (A) に示すように IC チップ 290 を載置するためのパッケージ基板を構成する多層ビルドアップ配線板 210 は、スルーホール 236 を形成したコア基板 230 に、層間樹脂絶縁層 250、350 と導体層 258、358 とを交互にビルドアップし、上面に IC チップ 290 への接続用バンプ 276U を配設し、下面側にマザーボードに接続するためのバンプ 276D を配設することにより形成されている。そして、上下の導体層間の接続は、バイアホール 260、360 を形成することにより行い、コア基板 230 の IC チップ 290 側のバイアホール 260 とマザーボード側のバイアホール 260 とは、スルーホール 236 を介して接続が取られている。

【0003】

ここで、スルーホール 236 とバイアホール 260 との接続は、スルーホールの平面図を示す図 11 (B) のように、スルーホール 236 のランド 236a の上層へのバイアホール接続用の内層パッド 236b を付加し、該内層パッド 236b にバイアホール 260 を接続させていた。また、バイアホール 260 とバイアホール 360 との接続は、バイアホール 260 の平面図を示す図 11 (C) のように、バイアホール 260 に導体回路 258 を介してパッド 275 を接続し、

該パッド 275 にバイアホール 360 を接続していた。

【0004】

【発明が解決しようとする課題】

しかしながら、従来技術の構成では、スルーホール 236 とバイアホール 260 との接続を、上述したように内層パッド 236b を介して接続し、更に、バイアホール 260 とバイアホール 360 とを導体回路 258 を介して接続しているため、図 11 (A) 中に示すように多層ビルドアップ配線板内の配線長が階段状に引き回されて長くなり、信号の伝送速度が遅くなって、IC チップの高速化の要求に応えることが困難であった。

【0005】

本発明は、上述した課題を解決するためになされたものであり、その目的とするところは、内部の配線長を短縮できる多層ビルドアップ配線板を提供することにある。

【0006】

【課題を解決するための手段】

上述した課題を解決すべく、請求項 1 は、層間樹脂絶縁層と導体層とが交互に積層され、各導体層間がバイアホールにて接続されたビルドアップ配線層が、コア基板の両面に形成されてなる多層ビルドアップ配線板において、

前記コア基板に形成されたスルーホールの直上に下層のバイアホールが配設され、

その下層のバイアホールの直上に上層のバイアホールが配設されていることを技術的特徴とする。

【0007】

また、請求項 2 は、層間樹脂絶縁層と導体層とが交互に積層され、各導体層間がバイアホールにて接続されたビルドアップ配線層が、コア基板の両面に形成されてなる多層ビルドアップ配線板において、

前記コア基板に形成されたスルーホールには、充填剤が充填されるとともに該充填剤のスルーホールからの露出面を覆う導体層が形成されてなり、

その導体層には下層のバイアホールが配設され、

その下層のバイアホールの直上に上層のバイアホールが配設されていることを技術的特徴とする。

【0008】

また、請求項3は、層間樹脂絶縁層と導体層とが交互に積層され、各導体層間がバイアホールにて接続されたビルドアップ配線層が、コア基板の両面に形成されてなる多層ビルドアップ配線板において、

前記コア基板に形成されたスルーホールの通孔を塞ぐように下層のバイアホールが配設され、

その下層のバイアホールの直上に上層のバイアホールが配設されていることを技術的特徴とする。

【0009】

請求項1の多層ビルドアップ配線板は、スルーホールの直上に下層のバイアホールを配設し、該下層のバイアホールの直上に上層のバイアホールを配設するため、スルーホールと下層バイアホールと上層バイアホールとが直線状になって配線長が短縮し、信号の伝送速度を高めることが可能となる。

【0010】

請求項2の多層ビルドアップ配線板では、コア基板に設けたスルーホールに充填剤が充填され、さらに、この充填剤のスルーホールからの露出面を覆う導体層が形成され、この導体層にバイアホールを接続させることで、ビルドアップ配線層とスルーホールの接続を行う構造とした点に特徴がある。即ち、スルーホール直上の領域を内層パッドとして機能せしめることで、スルーホールの直上に下層のバイアホールを配設できるようしている。そして、該下層のバイアホールの直上に上層のバイアホールを配設するため、スルーホールと下層バイアホールと上層バイアホールとが直線状になり、配線長が短縮し、信号の伝送速度を高めることが可能となる。

【0011】

請求項3の多層ビルドアップ配線板では、コア基板に形成されたスルーホールの通孔を塞ぐように下層のバイアホールを配設することで、スルーホールのランドとバイアホールとの接続を取る。そして、該下層のバイアホールの直上に上層

のバイアホールを配設するため、スルーホールと下層バイアホールと上層バイアホールとが直線状になり、配線長が短縮し、信号の伝送速度を高めることが可能となる。

【0012】

本発明では、上記層間樹脂絶縁層として無電解めっき用接着剤を用いることが望ましい。この無電解めっき用接着剤は、硬化処理された酸あるいは酸化剤に可溶性の耐熱性樹脂粒子が、酸あるいは酸化剤に難溶性の未硬化の耐熱性樹脂中に分散されてなるものが最適である。

酸、酸化剤で処理することにより、耐熱性樹脂粒子が溶解除去されて、表面に蛸つば状のアンカーからなる粗化面を形成できる。

【0013】

上記無電解めっき用接着剤において、特に硬化処理された前記耐熱性樹脂粒子としては、①平均粒径が $10\mu\text{m}$ 以下の耐熱性樹脂粉末、②平均粒径が $2\mu\text{m}$ 以下の耐熱性樹脂粉末を凝集させた凝集粒子、③平均粒径が $2\sim 10\mu\text{m}$ の耐熱性粉末樹脂粉末と平均粒径が $2\mu\text{m}$ 以下の耐熱性樹脂粉末との混合物、④平均粒径が $2\sim 10\mu\text{m}$ の耐熱性樹脂粉末の表面に平均粒径が $2\mu\text{m}$ 以下の耐熱性樹脂粉末または無機粉末のいずれか少なくとも1種を付着させてなる疑似粒子、⑤平均粒径が $0.1\sim 0.8\mu\text{m}$ の耐熱性粉末樹脂粉末と平均粒径が $0.8\mu\text{m}$ を越え、 $2\mu\text{m}$ 未満の耐熱性樹脂粉末との混合物、⑥平均粒径が $0.1\sim 1.0\mu\text{m}$ の耐熱性粉末樹脂粉末を用いることが望ましい。これらは、より複雑なアンカーを形成できるからである。

【0014】

粗化面の深さは、 $R_{\text{max}}=0.01\sim 20\mu\text{m}$ がよい。密着性を確保するためである。特にセミアディティブ法では、 $0.1\sim 5\mu\text{m}$ がよい。密着性を確保しつつ、無電解めっき膜を除去できるからである。

【0015】

前記酸あるいは酸化剤に難溶性の耐熱性樹脂としては、「熱硬化性樹脂および熱可塑性樹脂からなる樹脂複合体」又は「感光性樹脂および熱可塑性樹脂からなる樹脂複合体」からなることが望ましい。前者については耐熱性が高く、後者に

についてはバイアホール用の開口をフォトリソグラフィーにより形成できるからである。

【0016】

前記熱硬化性樹脂としては、エポキシ樹脂、フェノール樹脂、ポリイミド樹脂などを使用できる。また、感光化する場合は、メタクリル酸やアクリル酸などと熱硬化基をアクリル化反応させる。特にエポキシ樹脂のアクリレートが最適である。

エポキシ樹脂としては、フェノールノボラック型、クレゾールノボラック型、などのノボラック型エポキシ樹脂、ジシクロペンタジエン変成した脂環式エポキシ樹脂などを使用することができる。

【0017】

熱可塑性樹脂としては、ポリエーテルスルホン (PES)、ポリスルホン (PSF)、ポリフェニレンスルホン (PPS)、ポリフェニレンサルファイド (PPES)、ポリフェニルエーテル (PPE)、ポリエーテルイミド (PI) などを使用できる。

熱硬化性樹脂 (感光性樹脂) と熱可塑性樹脂の混合割合は、熱硬化性樹脂 (感光性樹脂) / 熱可塑性樹脂 = 95 / 5 ~ 50 / 50 がよい。耐熱性を損なうことなく、高い靱性値を確保できるからである。

【0018】

前記耐熱性樹脂粒子の混合重量比は、耐熱性樹脂マトリックスの固形分に対して 5 ~ 50 重量%、望ましくは 10 ~ 40 重量% がよい。

耐熱性樹脂粒子は、アミノ樹脂 (メラミン樹脂、尿素樹脂、グアナミン樹脂)、エポキシ樹脂などがよい。

なお、接着剤は、組成の異なる 2 層により構成してもよい。

【0019】

なお、多層ビルドアップ配線板の表面に付加するソルダーレジスト層としては、種々の樹脂を使用でき、例えば、ビスフェノール A 型エポキシ樹脂、ビスフェノール A 型エポキシ樹脂のアクリレート、ノボラック型エポキシ樹脂、ノボラック型エポキシ樹脂のアクリレートをアミン系硬化剤やイミダゾール硬化剤などで

硬化させた樹脂を使用できる。

【0020】

一方、このようなソルダーレジスト層は、剛直骨格を持つ樹脂で構成されるので剥離が生じることがある。このため、補強層を設けることでソルダーレジスト層の剥離を防止することもできる。

【0021】

ここで、上記ノボラック型エポキシ樹脂のアクリレートとしては、フェノールノボラックやクレゾールノボラックのグリシジルエーテルを、アクリル酸やメタクリル酸などと反応させたエポキシ樹脂などを用いることができる。

【0022】

上記イミダゾール硬化剤は、25℃で液状であることが望ましい。液状であれば均一混合できるからである。

このような液状イミダゾール硬化剤としては、1-ベンジル-2-メチルイミダゾール（品名：1B2MZ）、1-シアノエチル-2-エチル-4-メチルイミダゾール（品名：2E4MZ-CN）、4-メチル-2-エチルイミダゾール（品名：2E4MZ）を用いることができる。

【0023】

このイミダゾール硬化剤の添加量は、上記ソルダーレジスト組成物の総固形分に対して1～10重量%とすることが望ましい。この理由は、添加量がこの範囲内にあれば均一混合がしやすいからである。

【0024】

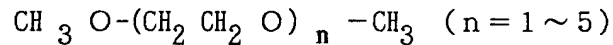
上記ソルダーレジストの硬化前組成物は、溶媒としてグリコールエーテル系の溶剤を使用することが望ましい。

このような組成物を用いたソルダーレジスト層は、遊離酸が発生せず、銅パッド表面を酸化させない。また、人体に対する有害性も少ない。

【0025】

このようなグリコールエーテル系溶媒としては、下記構造式のもの、特に望ましくは、ジエチレングリコールジメチルエーテル（DMDG）およびトリエチレングリコールジメチルエーテル（DMTG）から選ばれるいずれか少なくとも1

種を用いる。これらの溶剤は、30～50℃程度の加温により反応開始剤であるベンゾフェノンやミヒラーケトンに完全に溶解させることができるからである。



このグリコールエーテル系の溶媒は、ソルダーレジスト組成物の全重量に対して10～70wt%がよい。

【0026】

以上説明したようなソルダーレジスト組成物には、その他に、各種消泡剤やレベリング剤、耐熱性や耐塩基性の改善と可撓性付与のために熱硬化性樹脂、解像度改善のために感光性モノマーなどを添加することができる。

例えば、レベリング剤としてはアクリル酸エステルの重合体からなるものがよい。また、開始剤としては、チバガイギー製のイルガキュアI907、光増感剤としては日本化薬製のDET-X-Sがよい。

さらに、ソルダーレジスト組成物には、色素や顔料を添加してもよい。配線パターンを隠蔽できるからである。この色素としてはフタロシアニングリーンを用いることが望ましい。

【0027】

添加成分としての上記熱硬化性樹脂としては、ビスフェノール型エポキシ樹脂を用いることができる。このビスフェノール型エポキシ樹脂には、ビスフェノールA型エポキシ樹脂とビスフェノールF型エポキシ樹脂があり、耐塩基性を重視する場合には前者が、低粘度化が要求される場合（塗布性を重視する場合）には後者がよい。

【0028】

添加成分としての上記感光性モノマーとしては、多価アクリル系モノマーを用いることができる。多価アクリル系モノマーは、解像度を向上させることができるからである。例えば、多価アクリル系モノマーとして、日本化薬製のDPE-6A、共栄社化学製のR-604を用いることができる。

また、これらのソルダーレジスト組成物は、25℃で0.5～10Pa・s、より望ましくは1～10Pa・sがよい。ロールコートで塗布しやすい粘度だからである。

【0029】

【発明の実施の形態】

以下、本発明の実施例に係る多層ビルドアップ配線板及びその製造方法について図を参照して説明する。

先ず、本発明の第1実施例に係る多層ビルドアップ配線板10の構成について、図6及び図7を参照して説明する。図6は、多層ビルドアップ配線板にICチップを取り付ける前の状態を示し、図7は、該多層ビルドアップ配線板10にICチップ90を載置し、ドーターボード94に取り付けた状態を示している。

【0030】

図6に示すように多層ビルドアップ配線板10では、コア基板30の表面及び裏面にビルドアップ配線層80A、80Bが形成されている。該ビルトアップ層80Aは、バイアホール60及び導体回路58の形成された層間樹脂絶縁層50と、バイアホール160及び導体回路158の形成された層間樹脂絶縁層150とからなる。また、ビルドアップ配線層80Bは、バイアホール60及び導体回路58の形成された層間樹脂絶縁層50と、バイアホール160及び導体回路158の形成された層間樹脂絶縁層150とからなる。

【0031】

図7に示すように多層ビルドアップ配線板10の上面側には、ICチップ90のランド92へ接続するための半田バンプ76Uが配設されている。半田バンプ76Uはバイアホール160及びバイアホール60を介してスルーホール36へ接続されている。一方、下面側には、ドーターボード94のランド96に接続するための半田バンプ76Dが配設されている。該半田バンプ76Dは、バイアホール160及びバイアホール60を介してスルーホール36へ接続されている。

【0032】

図6に示すように本実施形態では、スルーホール36には充填剤22が充填され、該充填剤22のスルーホール36からの露出面を覆うように導体層26aが形成されている。そして、該導体層26aに、上層側のバイアホール60が接続され、該バイアホールの長上に上層のバイアホール160が形成され、該バイアホール160、或いは、バイアホール160へ接続された導体回路158に半田

バンク 76U、76D が形成されている。

【0033】

即ち、スルーホール 36 の直上に下層のバイアホール 60 を配設し、該下層のバイアホール 60 の直上に上層のバイアホール 160 を配設するため、スルーホール 36 と下層バイアホール 60 と上層バイアホール 160 とが直線状になり、配線長が短縮し、IC チップ 90 の信号の伝送速度を高めることが可能となる。

【0034】

更に、スルーホール 36 内の充填剤の上側に形成される導体層 26a は、円形に形成され、上述したように該導体層 26a へ直接バイアホール 60 が接続されている。このように接続することで、スルーホール 36 直上の領域を図 11 (B) を参照して上述した内層パッド 236b として機能せしめることによってデッドスペースを無くし、しかも、スルーホール 36 からバイアホール 60 へ接続するための内層パッド 236b を付加しないので、スルーホール 36 のランド 36a の形状を円形とすることができる。その結果、多層コア基板 30 中に設けられるスルーホール 36 の配置密度を向上させることによりスルーホール の数を増やすことができる。

【0035】

それゆえ、導体回路の基板の外周への引き回しを表面、裏面の両方のビルドアップ層 90A、90B で行うことができる。また、上述したように多層プリント配線板では、裏面の複数のバンクからの配線が統合されながら表面側のバンクへ接続されるが、スルーホールを必要な密度で形成することで、表側及び裏側に形成されるビルドアップ配線層 90A、90B で、同じペースで配線の統合を行える。これにより、表側及び裏側に形成されるビルドアップ配線層 90A、90B の層数を減らすことができる。

【0036】

以下、本発明の実施形態に係る多層多層ビルドアップ配線板の製造方法について図を参照して説明する。

ここでは、第 1 実施形態の多層多層ビルドアップ配線板の製造方法に用いる A、無電解めっき用接着剤、B、層間樹脂絶縁剤、C、樹脂充填剤、D、溶剤

レジスト組成物の組成について説明する。

【0037】

A. 無電解めっき用接着剤調製用の原料組成物（上層用接着剤）

〔樹脂組成物①〕

クレゾールノボラック型エポキシ樹脂（日本化薬製、分子量2500）の25%アクリル化物を80wt%の濃度でDMDGに溶解させた樹脂液を35重量部、感光性モノマー（東亜合成製、アロニックスM315）3.15重量部、消泡剤（サンノブコ製、S-65）0.5重量部、NMP 3.6重量部を攪拌混合して得る。

【0038】

〔樹脂組成物②〕

ポリエーテルスルフォン（PES）12重量部、エポキシ樹脂粒子（三洋化成製、ポリマーボール）の平均粒径 $1.0\mu\text{m}$ のものを7.2重量部、平均粒径 $0.5\mu\text{m}$ のものを3.09重量部、を混合した後、さらにNMP 30重量部を添加し、ビーズミルで攪拌混合して得る。

【0039】

〔硬化剤組成物③〕

イミダゾール硬化剤（四国化成製、2E4MZ-CN）2重量部、光開始剤（チバガイギー製、イルガキュア I-907）2重量部、光増感剤（日本化薬製、DETX-S）0.2重量部、NMP 1.5重量部を攪拌混合して得る。

【0040】

B. 層間樹脂絶縁剤調製用の原料組成物（下層用接着剤）

〔樹脂組成物①〕

クレゾールノボラック型エポキシ樹脂（日本化薬製、分子量2500）の25%アクリル化物を80wt%の濃度でDMDGに溶解させた樹脂液を35重量部、感光性モノマー（東亜合成製、アロニックスM315）4重量部、消泡剤（サンノブコ製、S-65）0.5重量部、NMP 3.6重量部を攪拌混合して得る。

【0041】

〔樹脂組成物②〕

ポリエーテルスルフォン（PES）12重量部、エポキシ樹脂粒子（三洋化成製

、ポリマーボール)の平均粒径 $0.5\mu\text{m}$ のものを 14.49 重量部、を混合した後、さらに NMP 30 重量部を添加し、ビーズミルで攪拌混合して得る。

【0042】

〔硬化剤組成物③〕

イミダゾール硬化剤(四国化成製、2E4MZ-CN) 2 重量部、光開始剤(チバガイギー製、イルガキュア I-907) 2 重量部、光増感剤(日本化薬製、DETX-S) 0.2 重量部、NMP 1.5 重量部を攪拌混合して得る。

【0043】

C. 樹脂充填剤調製用の原料組成物

〔樹脂組成物①〕

ビスフェノール F 型エポキシモノマー(油化シェル製、分子量 310、YL983U) 100 重量部、表面にシランカップリング剤がコーティングされた平均粒径 $1.6\mu\text{m}$ の SiO_2 球状粒子(アドマテック製、CRS 1101-CE、ここで、最大粒子の大きさは後述する内層銅パターンの厚み ($15\mu\text{m}$) 以下とする) 170 重量部、レベリング剤(サンノブコ製、ベレノール S4) 1.5 重量部を攪拌混合することにより、その混合物の粘度を $23\pm 1^\circ\text{C}$ で 45,000~49,000cps に調整して得る。

〔硬化剤組成物②〕

イミダゾール硬化剤(四国化成製、2E4MZ-CN) 6.5 重量部。

【0044】

D. ソルダーレジスト組成物

DMDG に溶解させた 60 重量%のクレゾールノボラック型エポキシ樹脂(日本化薬製)のエポキシ基 50% をアクリル化した感光性付与のオリゴマー(分子量 4000) を 46.67 g、メチルエチルケトンに溶解させた 80 重量%のビスフェノール A 型エポキシ樹脂(油化シェル製、エピコート 1001) 15.0 g、イミダゾール硬化剤(四国化成製、2E4MZ-CN) 1.6 g、感光性モノマーである多価アクリルモノマー(日本化薬製、R604) 3 g、同じく多価アクリルモノマー(共栄社化学製、DP E6A) 1.5 g、分散系消泡剤(サンノブコ社製、S-65) 0.71 g を混合し、さらにこの混合物に対して光開始剤としてのベンゾフェノン(関東化学製)を 2 g、光増感剤としてのミヒラーケトン(関東化学製)を 0.2 g 加えて、粘度を 25°C で

2.0Pa・sに調整したソルダーレジスト組成物を得る。

なお、粘度測定は、B型粘度計（東京計器、DVL-B型）で60rpmの場合はローターNo.4、6rpmの場合はローターNo.3によった。

【0045】

引き続き、本発明の第1実施形態に係る多層ビルドアップ配線板の製造工程について図1乃至図7を参照して説明する。この第1実施形態では、多層ビルドアップ配線板をセミアディティブ方により形成する。

(1) 厚さ0.5mmのガラスエポキシ樹脂またはBT（ビスマレイミドトリアジン）樹脂からなるコア基板30の両面に18 μ mの銅箔12がラミネートされている銅張積層板30Aを出発材料とする（図1（A）参照）。この両面にエッチングレジストを設け、硫酸－過酸化水素水溶液でエッチング処理し、導体回路14を有するコア基板30を得る（図1（B））。

【0046】

コア基板30は、プリプレグを積層して形成される。例えば、ガラス繊維やアラミド繊維の布あるいは不織布に、エポキシ樹脂、ポリイミド樹脂、ビスマレイミドトリアジン樹脂、フッ素樹脂（ポリテトラフルオロエチレン等）等を含浸させてBステージとしたプリプレグを積層して、次いで、加熱プレスして一体化することにより形成される。なお、コア基板上の回路基板としては、例えば両面銅張積層板の両面にエッチングレジストを設けてエッチングすることにより銅パターンを設けたものを用いることができる。

【0047】

(2) 次に、コア基板30にピッチ間隔600 μ mで直径300 μ mの貫通孔16をドリルで削孔し（図1（C）参照）、次いで、パラジウム－スズコロイドを付着させ、下記組成で無電解めっきを施して、基板30の全面に2 μ mの無電解めっき膜18を析出させることで、貫通孔16にスルーホール36を形成する（図1（D）参照）。

〔無電解めっき水溶液〕

EDTA	150	g/l
硫酸銅	20	g/l

HCHO	30 ml/l
NaOH	40 g/l
α 、 α' -ピピリジル	80 mg/l
PEG	0.1 g/l

〔無電解めっき条件〕

70℃の液温度で30分

【0048】

無電解めっきとしては銅めっきがよい。なお、基板表面が、フッ素樹脂のようにめっきのつきまわりが悪い樹脂である場合は、有機金属ナトリウムからなる前処理剤（商品名：潤工社製：テトラエッチ）、プラズマ処理などの表面改質を行う。

【0049】

（3）前記（2）で無電解銅めっき膜18からなる導体（スルーホール36を含む）を形成した基板30を、水洗いし、乾燥した後、NaOH（10g/l）、 NaClO_2 （40g/l）、 Na_3PO_4 （6g/l）を酸化浴（黒化浴）、NaOH（10g/l）、 NaBH_4 （6g/l）を還元浴とする酸化還元処理に供し、そのスルーホール36を含む導体18の全表面に粗化層20を設ける（図1（E）参照）。この粗化層には、黒化（酸化）－還元処理によるもの、有機酸と第二銅錯体の混合水溶液をスプレー処理して形成したもの、あるいは銅－ニッケル－リン針伏合金めっきによるものがある。

【0050】

（4）次に、平均粒径10 μm の銅粒子を含む充填剤22（タツタ電線製の非導電性穴埋め銅ペースト、商品名：DDペースト）を、スルーホール36ヘスクリーン印刷によって充填し、乾燥、硬化させる（図2（F））。これは、スルーホール部分に開口を設けたマスクを載置した基板上に、印刷法にて塗布することによりスルーホールに充填させ、充填後、乾燥、硬化させる。

【0051】

スルーホールに充填される充填剤は、金属粒子、熱硬化性の樹脂および硬化剤からなるか、あるいは金属粒子および熱可塑性の樹脂からなることが好ましく、

必要に応じて溶剤を添加してもよい。このような充填剤は、金属粒子が含まれていると、その表面を研磨することにより金属粒子が露出し、この露出した金属粒子を介してその上に形成される導体層のめっき膜と一体化するため、PCT (pressure cooker test) のような過酷な高温多湿条件下でも導体層との界面で剥離が発生しにくくなる。また、この充填剤は、壁面に金属膜が形成されたスルーホールに充填されるので、金属イオンのマイグレーションが発生しない。

【0052】

金属粒子としては、銅、金、銀、アルミニウム、ニッケル、チタン、クロム、すず／鉛、パラジウム、プラチナなどを使用できる。なお、この金属粒子の粒子径は、 $0.1 \sim 50 \mu\text{m}$ がよい。この理由は、 $0.1 \mu\text{m}$ 未満であると、銅表面が酸化して樹脂に対する濡れ性が悪くなり、一方、 $50 \mu\text{m}$ を超えると、印刷性が悪くなるからである。また、この金属粒子の配合量は、全体量に対して $30 \sim 90 \text{ wt} \%$ がよい。この理由は、 $30 \text{ wt} \%$ より少ないと、フタめっきの密着性が悪くなり、一方、 $90 \text{ wt} \%$ を超えると、印刷性が悪化するからである。

【0053】

使用される樹脂としては、ビスフェノールA型、ビスフェノールF型などのエポキシ樹脂、フェノール樹脂、ポリイミド樹脂、ポリテトラフルオロエチレン (PTFE) 等のフッ素樹脂、ビスマレイミドトリアジン (BT) 樹脂、FEP、PFA、PPS、PEN、PES、ナイロン、アラミド、PEEK、PEKK、PETなどを使用できる。

硬化剤としては、イミダゾール系、フェノール系、アミン系などの硬化剤を使用できる。

【0054】

溶剤としては、NMP (ノルマルメチルピロリドン)、DMDG (ジエチレングリコールジメチルエーテル)、グリセリン、水、1-又は2-又は3-のシクロヘキサノール、シクロヘキサノン、メチルセロソルブ、メチルセロソルブアセテート、メタノール、エタノール、ブタノール、プロパノールなどを使用できる。

【0055】

この充填剤は、非導電性であることが望ましい。非導電性の方が硬化収縮が小さく、導体層やビアホールとの剥離が起こりにくいからである。

【0056】

この充填剤には、金属粒子と樹脂の密着力を上げるために、シランカップリング剤などの金属表面改質剤を添加してもよい。また、その他の添加剤として、アクリル系消泡剤やシリコン系消泡剤などの消泡剤、シリカやアルミナ、タルクなどの無機充填剤を添加してもよい。また、金属粒子の表面には、シランカップリング剤を付着させてもよい。

【0057】

このような充填剤は、例えば、以下の条件にて印刷される。即ち、テトロン製メッシュ板の印刷マスク板と45℃の角スキージを用い、Cuペースト粘度：120Pa・s、スキージ速度：13mm/sec、スキージ押込み量：1mmの条件で印刷する。

【0058】

引き続き、そして、導体18上面の粗化層20およびスルーホール36からはみ出した充填剤22を、#600のベルト研磨紙（三共理化学製）を用いたベルトサンダー研磨により除去し、さらにこのベルトサンダー研磨による傷を取り除くためのバフ研磨を行い、基板30の表面を平坦化する（図2（G）参照）。このようにして、スルーホール36の内壁面と樹脂充填剤22とが粗化層20を介して強固に密着した基板30を得る。

【0059】

（5）前記（4）で平坦化した基板30表面に、パラジウム触媒（アトテック製）を付与し、前記（2）の条件に従って無電解銅めっきを施すことにより、厚さ0.6μmの無電解銅めっき膜23を形成する（図2（H）参照）。

【0060】

（6）ついで、以下の条件で電解銅めっきを施し、厚さ15μmの電解銅めっき膜24を形成し、導体回路14となる部分の厚付け、およびスルーホール36に充填された充填剤22を覆う導体層（円形のスルーホールランドとなる）26aとなる部分を形成する（図2（I））。

〔電解めっき水溶液〕

硫酸 180 g/l

硫酸銅 80 g/l

添加剤（アトテックジャパン製、商品名：カパラシドGL）

1 ml/l

〔電解めっき条件〕

電流密度 1 A/dm²

時間 30分

温度 室温

【0061】

（7）導体回路14および導体層26aとなる部分を形成した基板30の両面に、市販の感光性ドライフィルムを張り付け、マスクを載置して、100mJ/cm²で露光、0.8%炭酸ナトリウムで現像処理し、厚さ15μmのエッチングレジスト25を形成する（図2（J）参照）。

【0062】

（8）そして、エッチングレジスト25を形成してない部分のめっき膜23、24を、硫酸と過酸化水素の混合液を用いるエッチングにて溶解除去し、さらに、エッチングレジスト8を5%KOHで剥離除去して、独立した導体回路14aおよび充填剤22を覆う導体層26aを形成する（図3（K）参照）。

【0063】

（9）次に、導体回路14aおよび充填剤22を覆う導体層26aの表面にCu-Ni-P合金からなる厚さ2.5μmの粗化層（凹凸層）27を形成し、さらにこの粗化層27の表面に厚さ0.3μmのSn層を形成した（図3（L）参照、但し、Sn層については図示しない）。

その形成方法は以下のようなものである。即ち、基板30を酸性脱脂してソフトエッチングし、次いで、塩化パラジウムと有機酸からなる触媒溶液で処理して、Pd触媒を付与し、この触媒を活性化した後、硫酸銅8g/l、硫酸ニッケル0.6g/l、クエン酸15g/l、次亜リン酸ナトリウム29g/l、ホウ酸31g/l、界面活性剤0.1g/l、pH=9からなる無電解めっき浴にてめっきを

施し、導体回路14aおよび充填剤22を覆う導体層26aの表面にCu-Ni-P合金の粗化層27を設ける。

ついで、ホウフッ化スズ0.1mol/l、チオ尿素1.0mol/l、温度50℃、pH=1.2の条件でCu-Sn置換反応させ、粗化層10の表面に厚さ0.3μmのSn層を設ける（Sn層については図示しない）。

【0064】

なお、工程（9）に代えて、導体回路14aおよび充填剤22を覆う導体層26aの表面にいわゆる黒化-還元層を形成し、導体回路間にビスフェノールF型エポキシ樹脂などの樹脂を充填し、表面研磨、さらに（9）のめっきによりCu-Ni-P合金の粗化層を形成してもよい。

【0065】

（10）基板表面を平滑化するための上記C.樹脂充填剤を調整する。

【0066】

（11）上記（10）で得る樹脂充填剤28を、基板30の両面にロールコータを用いて塗布することにより、上面の導体層26a間に充填し、70℃、20分間で乾燥させ、下面についても同様にして樹脂充填剤30を導体層26a間あるいは導体回路14a間に充填し、70℃、20分間で乾燥させる（図3（M）参照）。

【0067】

（12）上記（11）の処理を終えた基板30の片面を、#600のベルト研磨紙（三共理化学製）を用いたベルトサンダー研磨により、導体層26aの表面や導体回路14aの表面に樹脂充填剤28が残らないように研磨し、次いで、上記ベルトサンダー研磨による傷を取り除くためのバフ研磨を行う（図3（N）参照）。

次いで、100℃で1時間、120℃で3時間、150℃で1時間、180℃で7時間の加熱処理を行って樹脂充填剤28を硬化させる。

【0068】

このようにして、導体層26a、導体回路14aの表面の粗化層27を除去して基板両面を平滑化することで、樹脂充填剤28と導体層26a、導体回路14

aの側面とが粗化層27を介して強固に密着させる。

【0069】

(13) 上記(12)の処理で露出させた導体層26a、導体回路14aを形成した基板30にアルカリ脱脂してソフトエッチングして、次いで、塩化パラジウムと有機酸からなる触媒溶液で処理して、Pd触媒を付与し、この触媒を活性化した後、硫酸銅 $3.2 \times 10^{-2} \text{mol/l}$ 、硫酸ニッケル $3.9 \times 10^{-3} \text{mol/l}$ 、錯化剤 $5.4 \times 10^{-2} \text{mol/l}$ 、次亜りん酸ナトリウム $3.3 \times 10^{-1} \text{mol/l}$ 、ホウ酸 $5.0 \times 10^{-1} \text{mol/l}$ 、界面活性剤（日信化学工業製、サーフィール465） 0.1g/l 、PH=9からなる無電解めっき液に浸漬し、浸漬1分後に、4秒当たり1回に割合で縦、および、横振動させて、導体層26a、導体回路14aの表面にCu-Ni-Pからなる針状合金の被覆層と粗化層29を設ける（図3（O）参照）。

【0070】

さらに、ホウフッ化スズ 0.1mol/l 、チオ尿素 1.0mol/l 、温度 35°C 、PH=1.2の条件でCu-Sn置換反応させ、粗化層の表面に厚さ $0.3 \mu\text{m}$ Sn層（図示せず）を設ける。

【0071】

(14) Bの層間樹脂絶縁剤調製用の原料組成物を攪拌混合し、粘度 $1.5 \text{Pa} \cdot \text{s}$ に調整して層間樹脂絶縁剤（下層用）を得る。

(15) 次いで、Aの無電解めっき用接着剤調製用の原料組成物を攪拌混合し、粘度 $7 \text{Pa} \cdot \text{s}$ に調整して無電解めっき用接着剤溶液（上層用）を得る。

【0072】

(16) 前記(13)の基板の両面に、前記(14)で得られた粘度 $1.5 \text{Pa} \cdot \text{s}$ の層間樹脂絶縁剤（下層用）44を調製後24時間以内にロールコートで塗布し、水平状態で20分間放置してから、 60°C で30分の乾燥（プリバーク）を行い、次いで、前記(15)で得られた粘度 $7 \text{Pa} \cdot \text{s}$ の感光性の接着剤溶液（上層用）46を調製後24時間以内に塗布し、水平状態で20分間放置してから、 60°C で30分の乾燥（プリバーク）を行い、厚さ $35 \mu\text{m}$ の接着剤層50aを形成する（図4（P）参照）。

【0073】

(17) 前記(16)で接着剤層50αを形成した基板30の両面に、図示しない85μmφの黒円が印刷されたフォトマスクフィルム(図示せず)を密着させ、超高圧水銀灯により500mJ/cm²で露光した。これをDMTG溶液でスプレー現像し、さらに、当該基板30を超高圧水銀灯により3000mJ/cm²で露光し、100℃で1時間、120℃で1時間、その後150℃で3時間の加熱処理(ポストバーク)をすることにより、フォトマスクフィルムに相当する寸法精度に優れた85μmφの開口(バイアホール形成用開口)48を有する厚さ35μmの層間樹脂絶縁層(2層構造)50を形成した(図4(Q)参照)。なお、バイアホールとなる開口48には、スズめっき層(図示せず)を部分的に露出させた。

【0074】

(18) 開口48が形成された基板30を、クロム酸に19分間浸漬し、層間樹脂絶縁層50の表面に存在するエポキシ樹脂粒子を溶解除去することにより、当該層間樹脂絶縁層50の表面を粗化し(図4(R)参照)、その後、中和溶液(シプレイ社製)に浸漬してから水洗いした。

【0075】

(19) 前記(18)の工程で表面を粗化した基板30の表面に、パラジウム触媒(アトテック製)を付与することにより、層間樹脂絶縁層50の表面に触媒核を付ける。その後、上記組成の無電解銅めっき水溶液中に基板30を浸漬し、全体に厚さ0.6μmの無電解銅めっき膜52を形成する(図4(S))。

〔無電解めっき水溶液〕

EDTA	150	g / l
硫酸銅	20	g / l
HCHO	30	ml / l
NaOH	40	g / l
α、α'-ビピリジル	80	mg / l
PEG	0.1	g / l

〔無電解めっき条件〕

70℃の液温度で30分

【0076】

(20) 前記(19)で形成した無電解銅めっき膜52上に市販の感光性ドライフィルムを張り付け、マスクを載置して、 100 mJ/cm^2 で露光、0.8%炭酸ナトリウムで現像処理し、厚さ $15 \mu\text{m}$ のめっきレジスト54を設ける(図4(T)参照)。

【0077】

(21) ついで、レジスト非形成部分に以下の条件で電解銅めっきを施し、開口48内を充填するように電解銅めっき導体56を形成する(図5(U)参照)。

〔電解めっき水溶液〕

硫酸	180 g/l
硫酸銅	80 g/l
添加剤 (アトテックジャパン製、カバラシドGL)	1 ml/l

〔電解めっき条件〕

電流密度	1 A/dm^2
時間	6 時間
温度	室温

【0078】

(22) めっきレジスト54を5%KOHで剥離除去した後、そのめっきレジスト下の無電解めっき膜52を硫酸と過酸化水素の混合液でエッチング処理して溶解除去し、無電解銅めっき膜52と電解銅めっき導体56からなる導体回路58及びバイアホール60を形成する(図5(V))。

【0079】

(23) (13)と同様の処理を行い、導体回路58及びバイアホール60の表面にCu-Ni-Pからなる粗化面62を形成し、さらにその表面にSn置換を行った(図5(W)参照)。

【0080】

(24) (14)～(22)の工程を繰り返すことにより、さらに上層の層間樹脂絶縁層160とバイアホール160及び導体回路158を形成する。さらに、

バイアホール 160 及び該導体回路 158 の表面に粗化層 162 を形成し、多層ビルドアップ配線板を完成する (図 5 (X))。なお、この上層の導体回路を形成する工程においては、Sn 置換は行わなかった。本実施形態では、バイアホール 60、160 をフルドビア構造にて形成するため、多層ビルドアップ配線板の表面を平滑にすることができる。

【0081】

(25) そして、上述した多層ビルドアップ配線板にはんだバンプを形成する。前記 (24) で得られた基板 30 両面に、上記 D. にて説明したソルダーレジスト組成物を $45\mu\text{m}$ の厚さで塗布する。次いで、 70°C で 20 分間、 70°C で 30 分間の乾燥処理を行った後、円パターン (マスクパターン) が描画された厚さ 5mm のフォトマスクフィルム (図示せず) を密着させて載置し、 $1000\text{mJ}/\text{cm}^2$ の紫外線で露光し、DMTG 現像処理する。そしてさらに、 80°C で 1 時間、 100°C で 1 時間、 120°C で 1 時間、 150°C で 3 時間の条件で加熱処理し、はんだパッド部分 (バイアホールとそのランド部分を含む) に開口 (開口径 $200\mu\text{m}$) 71 を有するソルダーレジスト層 (厚み $20\mu\text{m}$) 70 を形成する (図 6 参照)。

【0082】

(26) 次に、塩化ニッケル $2.31 \times 10^{-1} \text{mol/l}$ 、次亜リン酸ナトリウム $2.8 \times 10^{-1} \text{mol/l}$ 、クエン酸ナトリウム $1.85 \times 10^{-1} \text{mol/l}$ 、からなる $\text{pH} = 4.5$ の無電解ニッケルめっき液に該基板 30 を 20 分間浸漬して、開口部 71 に厚さ $5\mu\text{m}$ のニッケルめっき層 72 を形成する。さらに、その基板を、シアン化金カリウム $4.1 \times 10^{-2} \text{mol/l}$ 、塩化アンモニウム $1.87 \times 10^{-1} \text{mol/l}$ 、クエン酸ナトリウム $1.16 \times 10^{-1} \text{mol/l}$ 、次亜リン酸ナトリウム $1.7 \times 10^{-1} \text{mol/l}$ からなる無電解金めっき液に 80°C の条件で 7 分 20 秒間浸漬して、ニッケルめっき層上に厚さ $0.03\mu\text{m}$ の金めっき層 74 を形成することで、バイアホール 160 及び導体回路 158 に半田パッド 75 を形成する (図 6 参照)。

【0083】

(27) そして、ソルダーレジスト層 70 の開口部 71 に、半田ペーストを印刷して 200°C でリフローすることにより、半田バンプ (半田体) 76U、76D を形成し、多層ビルドアップ配線板 10 を形成する (図 6 参照)。

【0084】

最後に、図7に示すように多層ビルドアップ配線板10の bumps 76 Uに ICチップ90のパッド92が合うように載置し、リフローを行うことで、該多層ビルドアップ配線板10に ICチップ92を取り付ける。更に、ドターボード94のパッド96に対応するよう、多層ビルドアップ配線板10を載置し、リフローを行うことで、ドターボード94へ取り付ける。

【0085】

なお、上述した第1実施形態では、開口48に配設した無電解めっき膜52の上に電解めっき導体56を充填することで、フルドビア構造のバイアホール60を形成したが、電解めっき導体56を無電解めっきにより形成することも可能である。この場合には、無電解めっき膜52を配設することなく無電解めっき用のレジストを形成し、このレジスト非形成部に無電解めっきによりフルドビア構造のバイアホールを形成する。その後、レジストをアッシング等により除去する。

【0086】

更に、無電解めっき膜52を設けることなく、開口48内を無電解めっきにより充填することも可能である。即ち、下層の導体層26aへ連通する開口48を有する層間樹脂絶縁層50に対して、無電解めっき用触媒を付与することなく、無電解めっきによって開口48内を無電解めっき導体により充填する。ここで、無電解めっき用触媒による前処理を行わないため、開口48の底部の導体層26aのみに無電解めっきが析出する。従って、該無電解めっき導体の表面を平滑にすることができる。該表面の平滑な無電解めっき導体の上に電解めっき導体を形成することでバイアホール60を形成することも可能である。

【0087】

引き続き、本発明の第2実施形態に係る多層ビルドアップ配線板について、図8を参照して説明する。

上述した第1実施形態では、スルーホール36の直上に蓋めっき部（導体層）26aを形成し、該導体層26aを介してスルーホール36とバイアホール60とを接続した。これに対して、第2実施形態の多層ビルドアップ配線板では、スルーホール36を形成する通孔16をレーザを用いて小径（100～200 μ m

）に形成することで、バイアホール60を、スルーホール36の通孔16を覆うように配設し、スルーホール36のランド36aとバイアホール60との電気接続を取っている。

【0088】

コア基板30に通孔16を形成するレーザ加工機としては、炭酸ガスレーザ加工機、UVレーザ加工機、エキシマレーザ加工機などを使用できる。孔径は100～200 μ mがよい。炭酸ガスレーザ加工機は、加工速度が速く、安価に加工できるため工業的に用いるには最も適しており、本発明に最も望ましいレーザ加工機である。

【0089】

なお、第2実施形態では、バイアホール60の底面の内の20%～50%が、スルーホール36のランド36aと接触しておれば、十分な電氣的接続を達成できる。

【0090】

この第2実施形態の構成でも、スルーホール36の直上に下層のバイアホール60を配設し、該下層のバイアホール60の直上に上層のバイアホール160を配設するため、スルーホール36と下層バイアホール60と上層バイアホール160とが直線状になり、配線長が短縮し、ICチップ90の信号の伝送速度を高めることが可能となる。

【0091】

引き続き、図9（A）を参照して本発明の第2実施形態に係る多層ビルドアップ配線板の構成について説明する。

上述した第1、第2実施形態においては、下層のバイアホール60としてフルドビア構造が用いられたが、この第3実施形態では、下層のバイアホール60に凹部56aを残し、該凹部56aに導電性ペースト21を充填することで、バイアホール60の上面を平坦化して上部バイアホール160を形成している。この第3実施形態は、第1、第2実施形態と比較して製造が容易である利点がある。

【0092】

なお、この導電性ペーストは、銀、銅、金、ニッケル、半田から選ばれる少な

くとも1種以上の金属粒子からなる導電性ペーストを使用できる。また、前記金属粒子としては、金属粒子の表面に異種金属をコーティングしたものも使用できる。具体的には銅粒子の表面に金、銀から選ばれる貴金属を被覆した金属粒子を使用することができる。

なお、導電性ペーストとしては、金属粒子に、エポキシ樹脂などの熱硬化性樹脂、ポリフェニレンスルフィド（PPS）樹脂を加えた有機系導電性ペーストが望ましい。

【0093】

引き続き、本発明の第4実施形態に係る多層ビルドアップ配線板について、図9（B）を参照して説明する。

図9（A）を参照して上述した第3実施形態では、下層のバイアホール60の凹部56aに導電性ペースト21を充填したが、この第4実施形態では、樹脂121を充填することで、バイアホール60の上面を平坦化して上部バイアホール160を形成している。この第4実施形態は、第1、第2実施形態と比較して製造が容易である利点がある。

【0094】

引き続き、本発明の第5実施形態に係る多層ビルドアップ配線板について、図10を参照して説明する。

図9（A）、図9（B）を参照して上述した第3、第4実施形態では、下層のバイアホール60の凹部56aに金属ペースト21、樹脂121を充填したが、この第5実施形態では、凹部56aを塞ぐことなく上部バイアホール160を直接形成している。この第5実施形態は、製造が容易である利点がある。

【0095】

なお、上述した実施形態では、片面2層の多層ビルドアップ配線板を例示したが、本発明の構成を片面3層以上の多層ビルドアップ配線板にも適用し得ることは言うまでもない。

【0096】

【発明の効果】

以上記述したように、本発明では、スルーホールの直上に下層のバイアホール

を配設し、該下層のバイアホールの直上に上層のバイアホールを配設するため、スルーホールと下層バイアホールと上層バイアホールとが直線状になり、配線長が短縮し、ICチップの信号の伝送速度を高めることが可能となる。

【図面の簡単な説明】

【図 1】

図 1 (A)、図 1 (B)、図 1 (C)、図 1 (D)、図 1 (E) は、本発明の第 1 実施形態に係る多層ビルドアップ配線板の製造工程図である。

【図 2】

図 2 (F)、図 2 (G)、図 2 (H)、図 2 (I)、図 2 (J) は、本発明の第 1 実施形態に係る多層ビルドアップ配線板の製造工程図である。

【図 3】

図 3 (K)、図 3 (L)、図 3 (M)、図 3 (N)、図 3 (O) は、本発明の第 1 実施形態に係る多層ビルドアップ配線板の製造工程図である。

【図 4】

図 4 (P)、図 4 (Q)、図 4 (R)、図 4 (S)、図 4 (T) は、本発明の第 1 実施形態に係る多層ビルドアップ配線板の製造工程図である。

【図 5】

図 5 (U)、図 5 (V)、図 5 (W)、図 5 (X) は、本発明の第 1 実施形態に係る多層ビルドアップ配線板の製造工程図である。

【図 6】

本発明の第 1 実施形態に係る多層ビルドアップ配線板の断面図である。

【図 7】

本発明の第 1 実施形態に係る多層ビルドアップ配線板の断面図である。

【図 8】

本発明の第 2 実施形態に係る多層ビルドアップ配線板の断面図である。

【図 9】

図 9 (A) は、本発明の第 3 実施形態に係る多層ビルドアップ配線板の構造を示す説明図であり、図 9 (B) は、第 4 実施形態に係る多層ビルドアップ配線板の構造を示す説明図である。

【図 10】

図 10 は、本発明の第 4 実施形態に係る多層ビルドアップ配線板の構造を示す説明図である。

【図 11】

図 11 (A) は、従来技術に係る多層ビルドアップ配線板の構造を示す断面図であり、図 11 (B) は、スルーホールの平面図であり、図 11 (C) は、バイアホールの平面図である。

【符号の説明】

- 16 通孔
- 26a 導体層
- 21 導電性ペースト
- 30 コア基板
- 34 導体回路（導体層）
- 36 スルーホール
- 36a ランド
- 48 開口
- 50 層間樹脂絶縁層
- 52 無電解めっき層
- 56 電解めっき層
- 58 導体回路（導体層）
- 60 バイアホール（下層バイアホール）
- 80A、80B ビルドアップ配線層
- 121 樹脂
- 150 層間樹脂絶縁層
- 158 導体回路（導体層）
- 160 バイアホール（上層バイアホール）

特平 10-288925



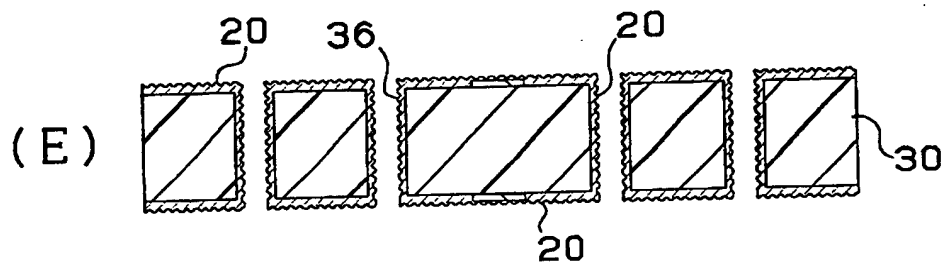
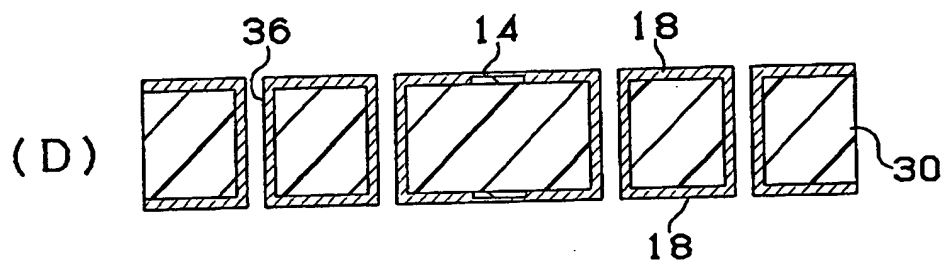
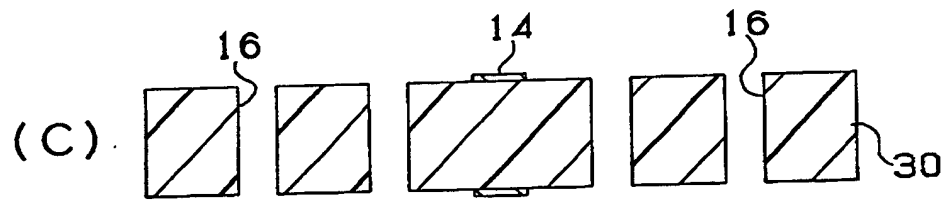
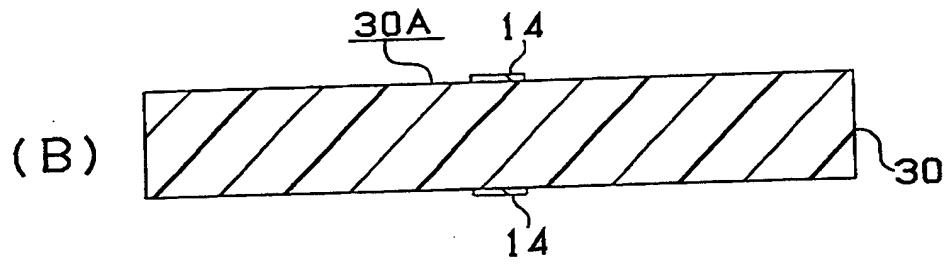
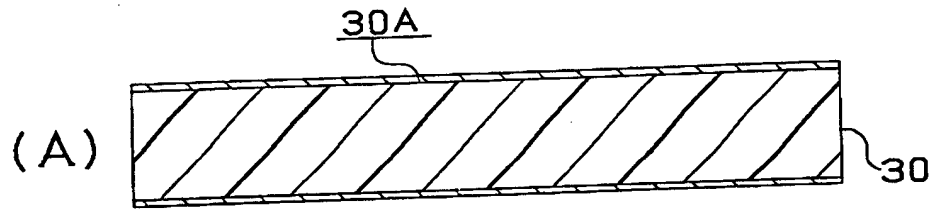
【書類名】

図面



特平 10-2889

【図 1】

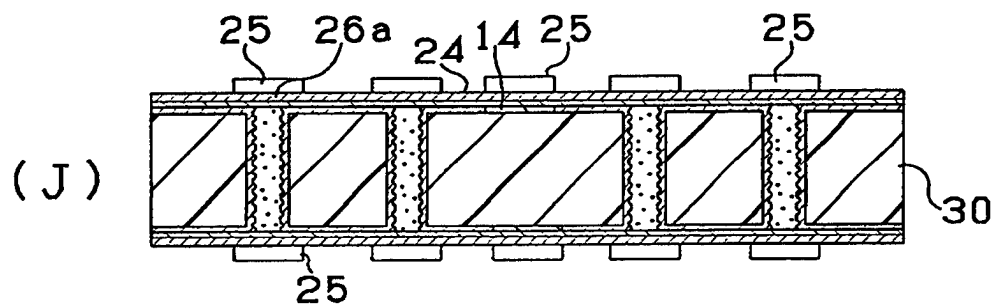
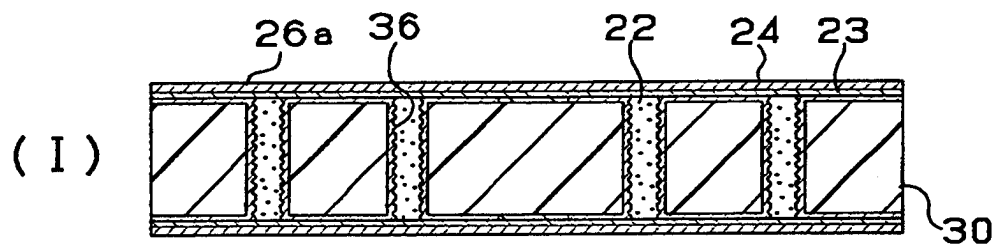
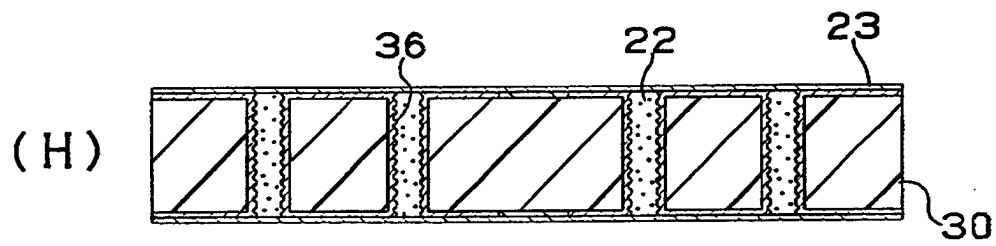
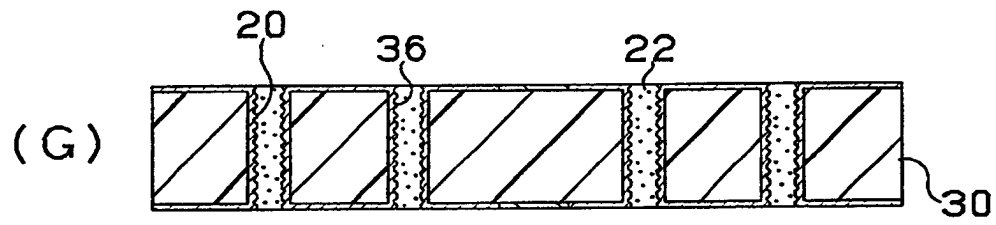
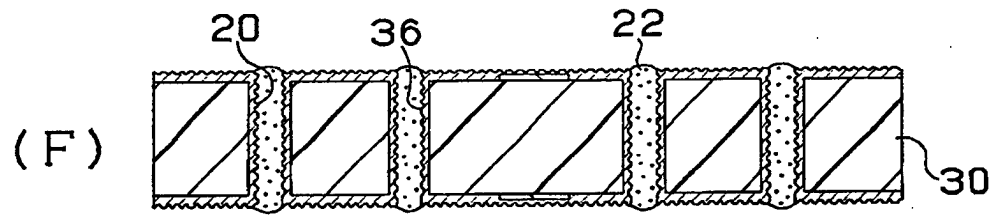


特平 10-2889



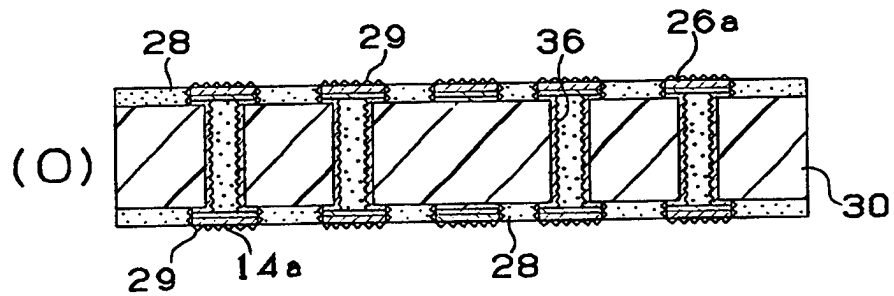
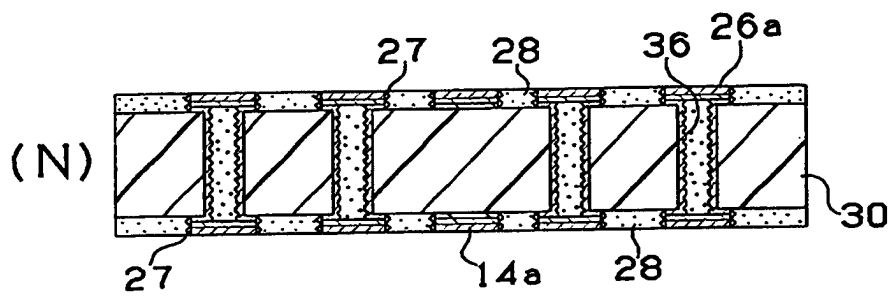
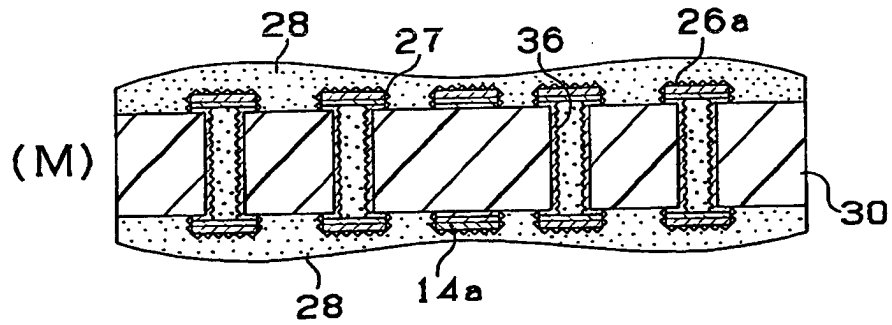
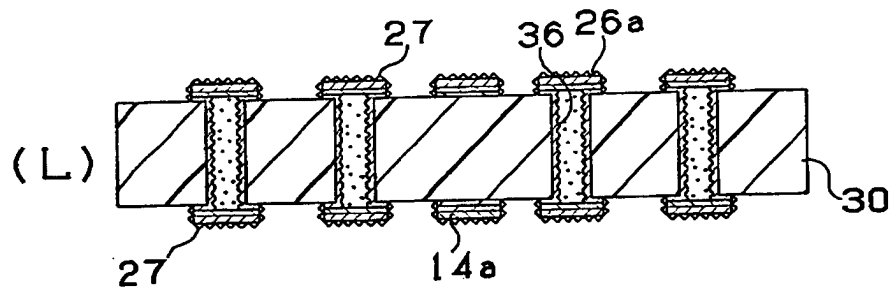
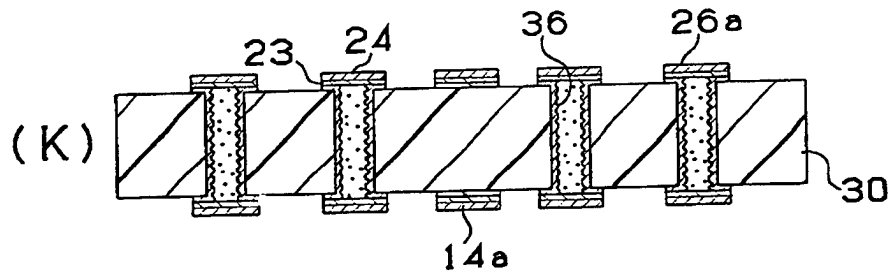
【図 2】





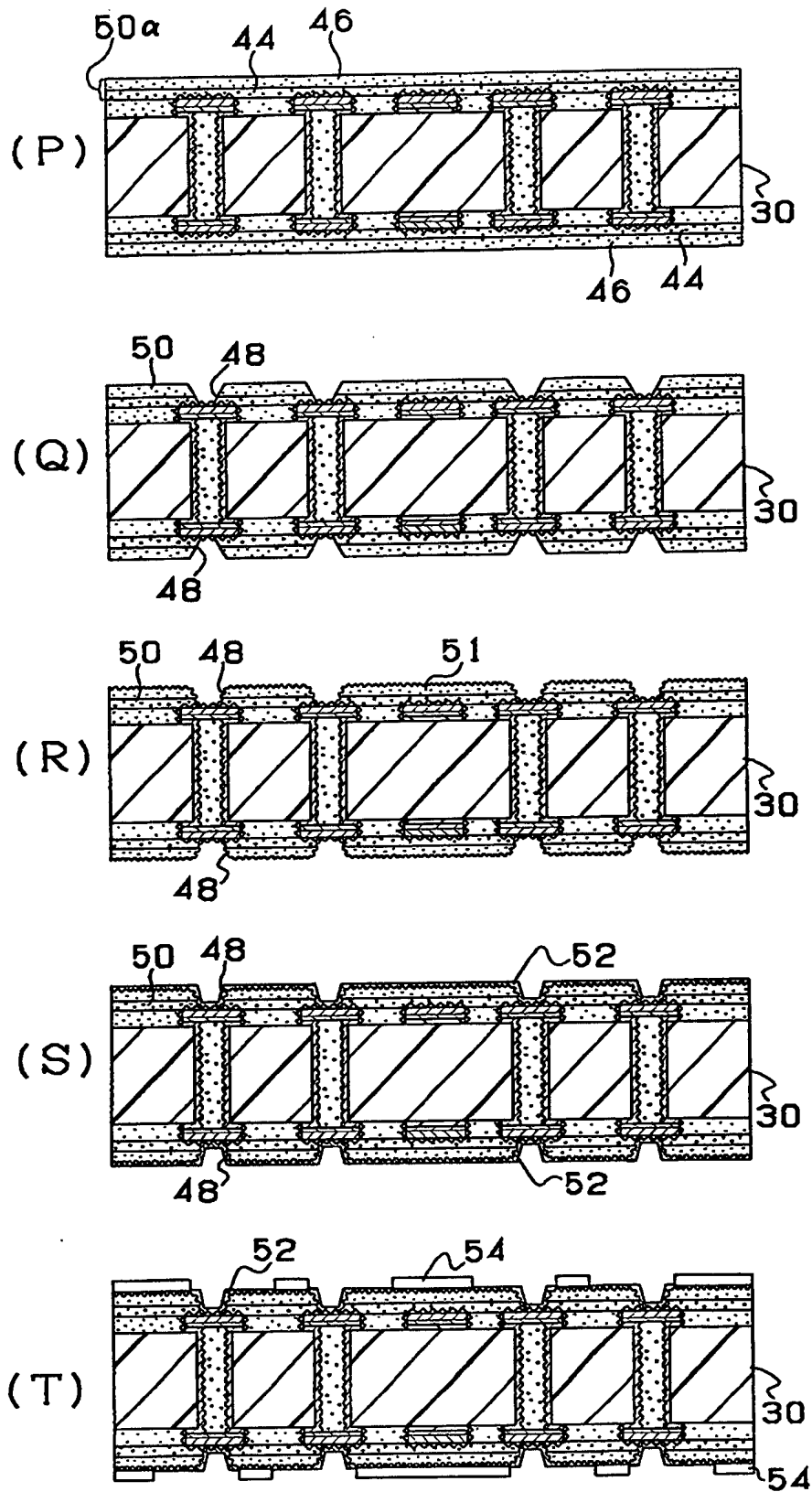
特平 10-2889

【図 3】



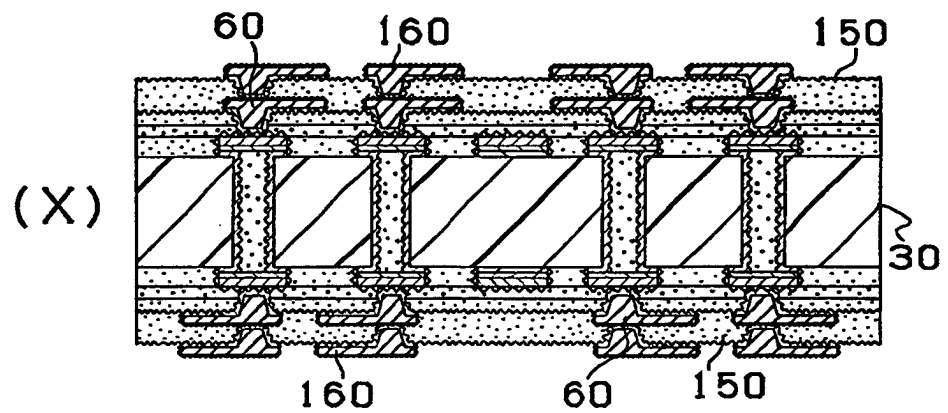
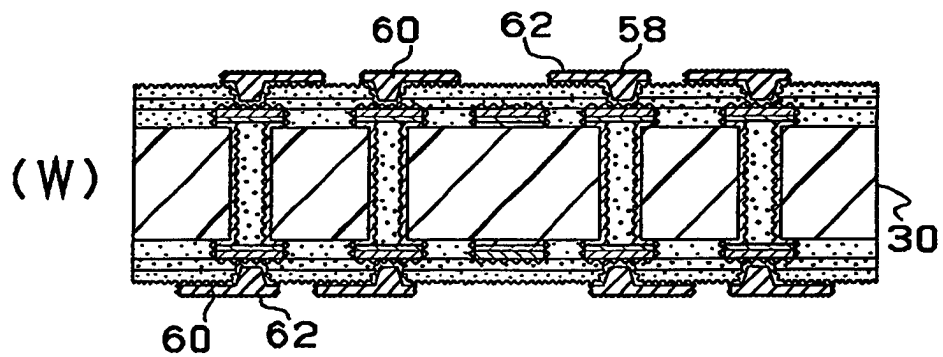
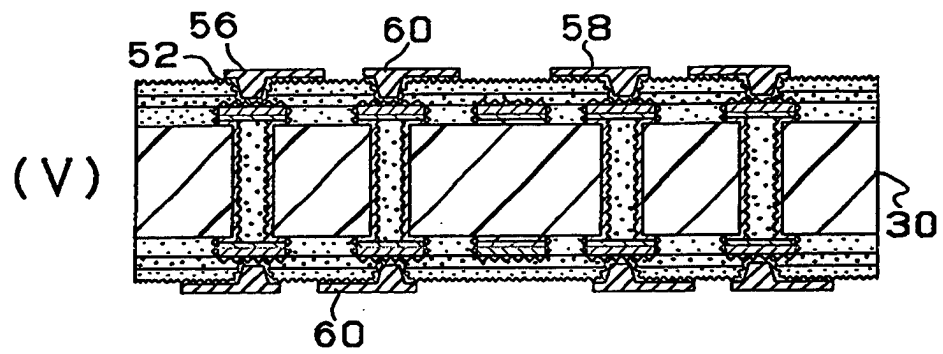
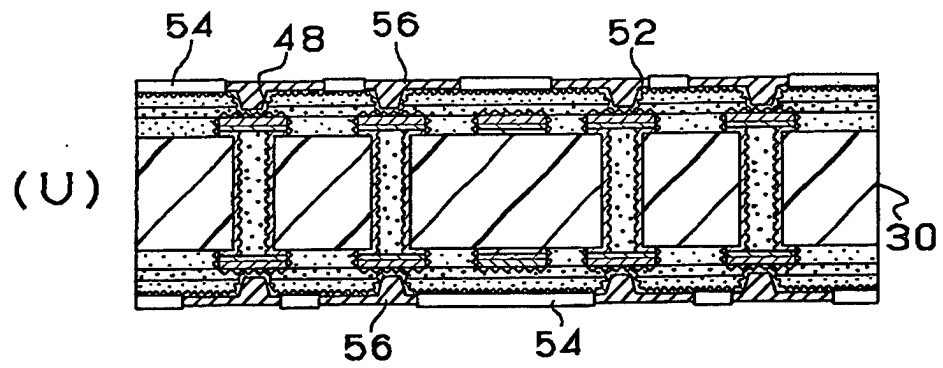
特平 10-2889

【図 4】




特平 10-2889

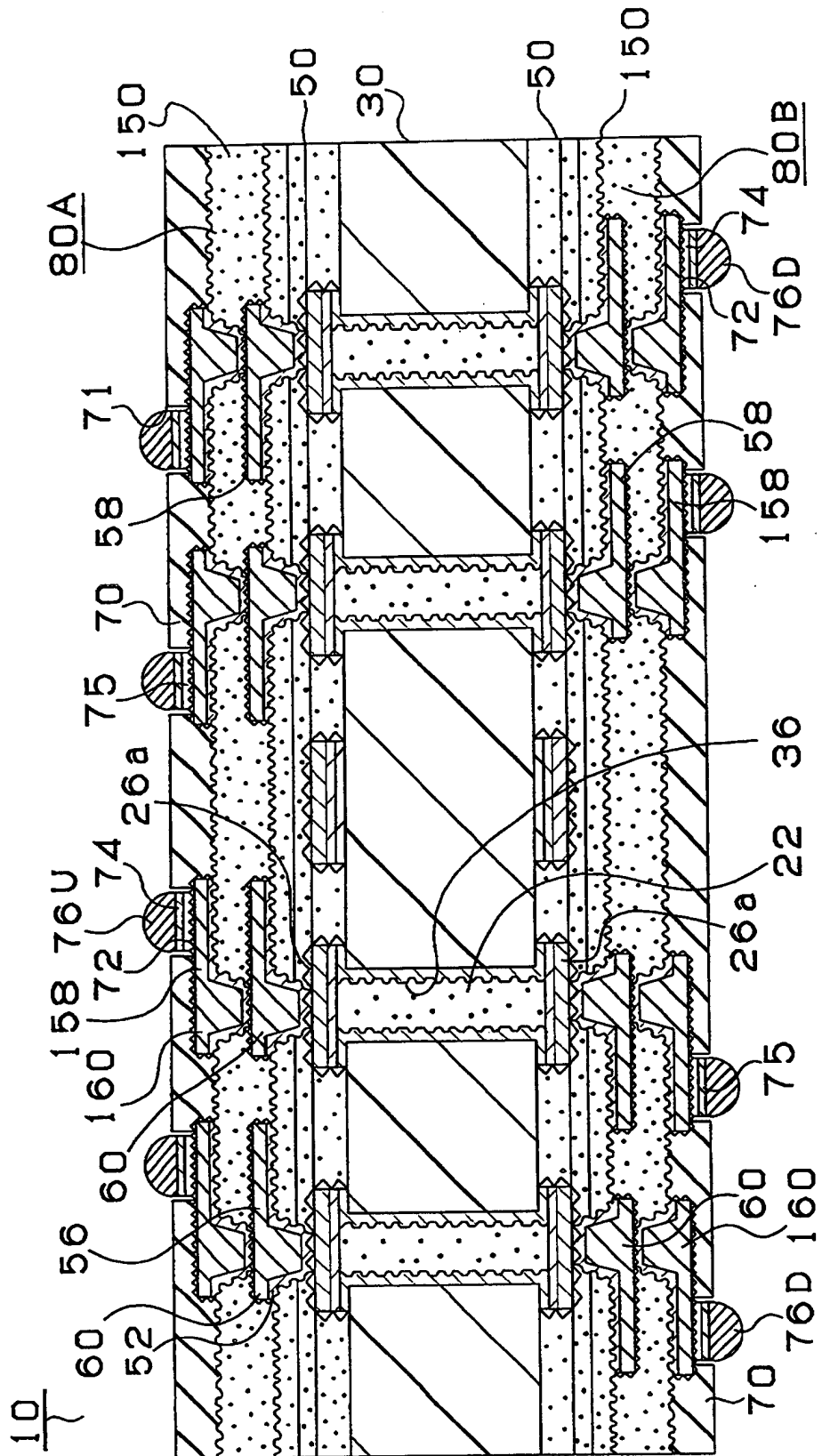
【図 5】



特平 10-2889 ;

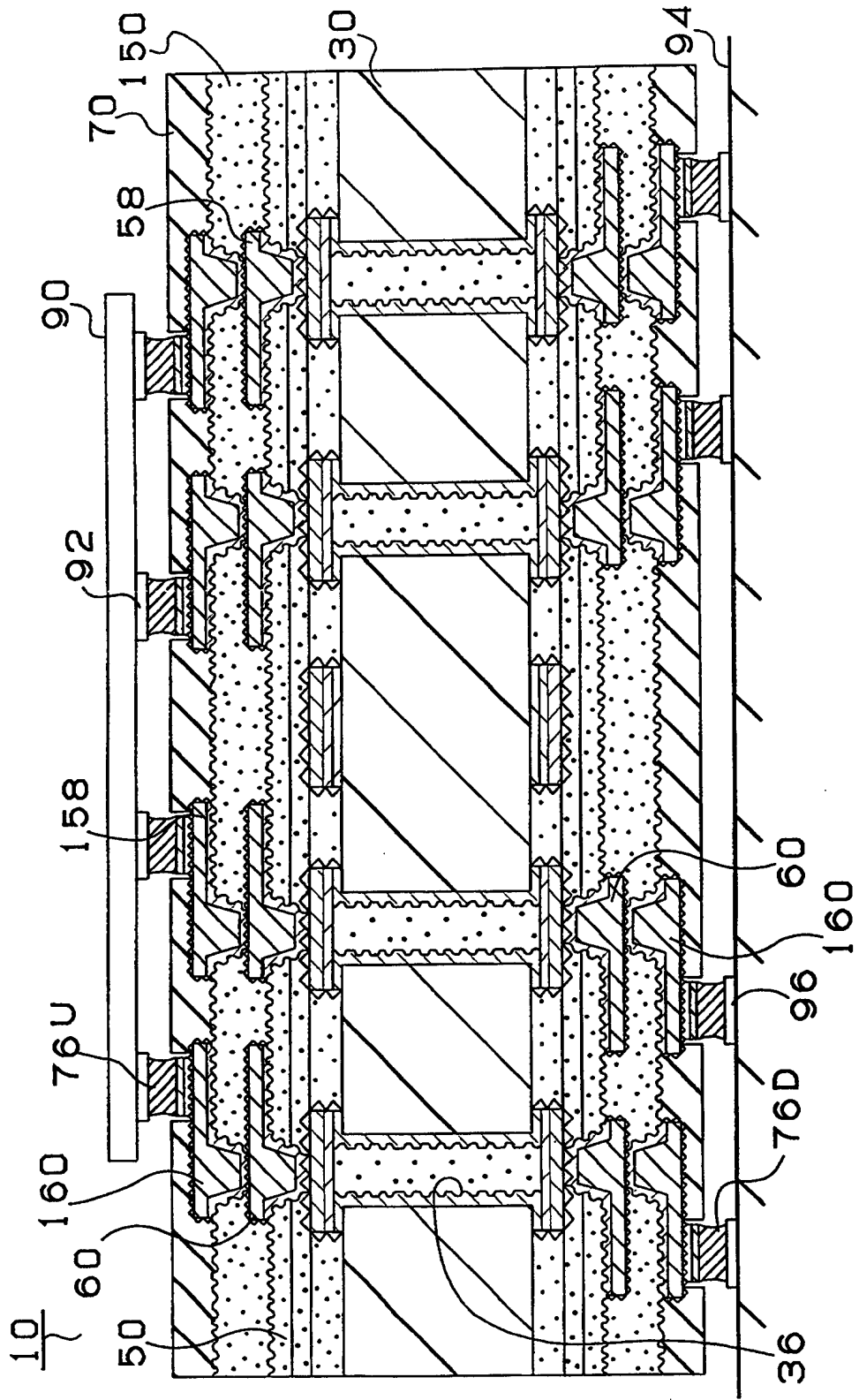


【図 6】



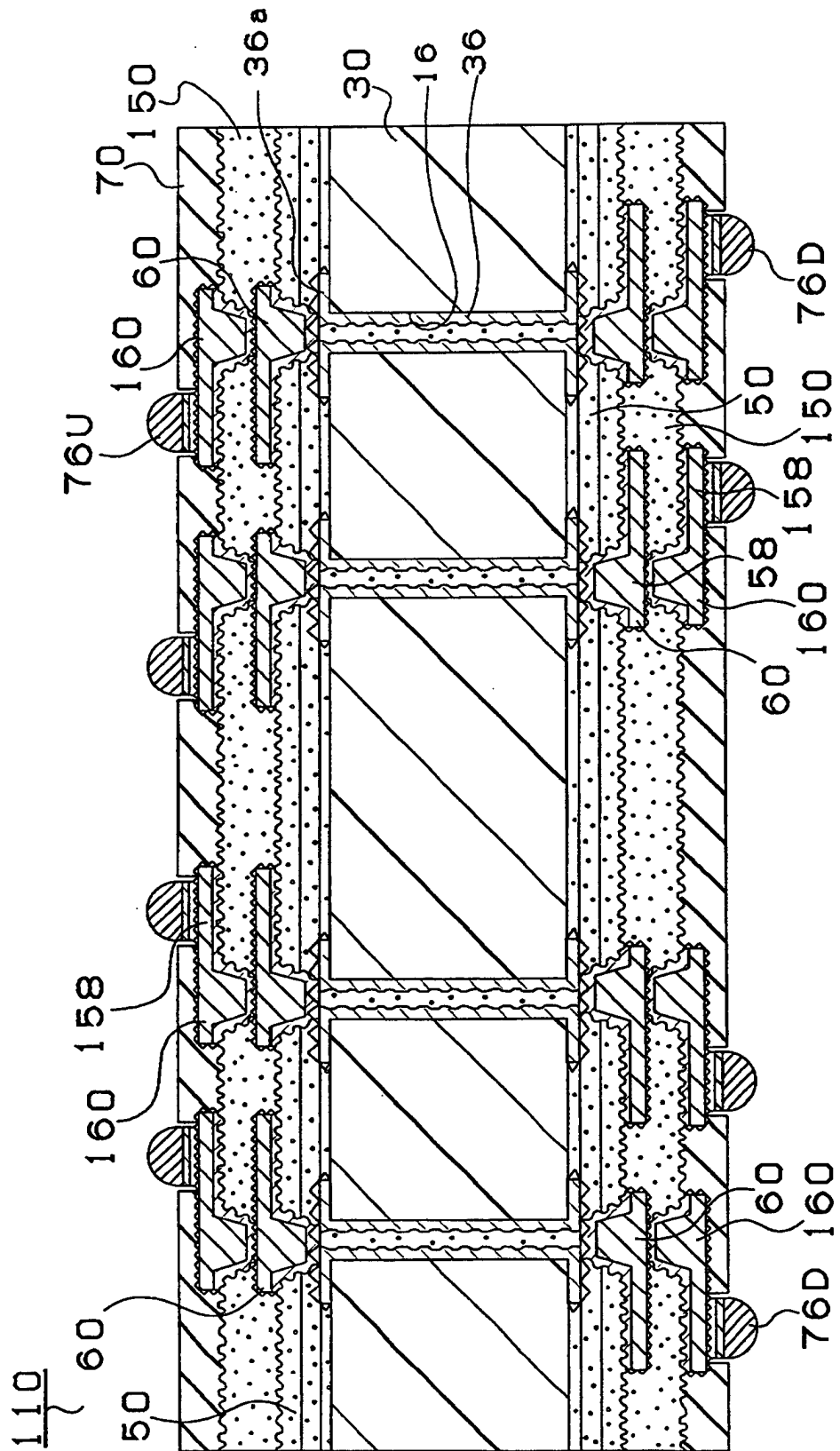
特平 10-2889

【図 7】



特平 10-2889

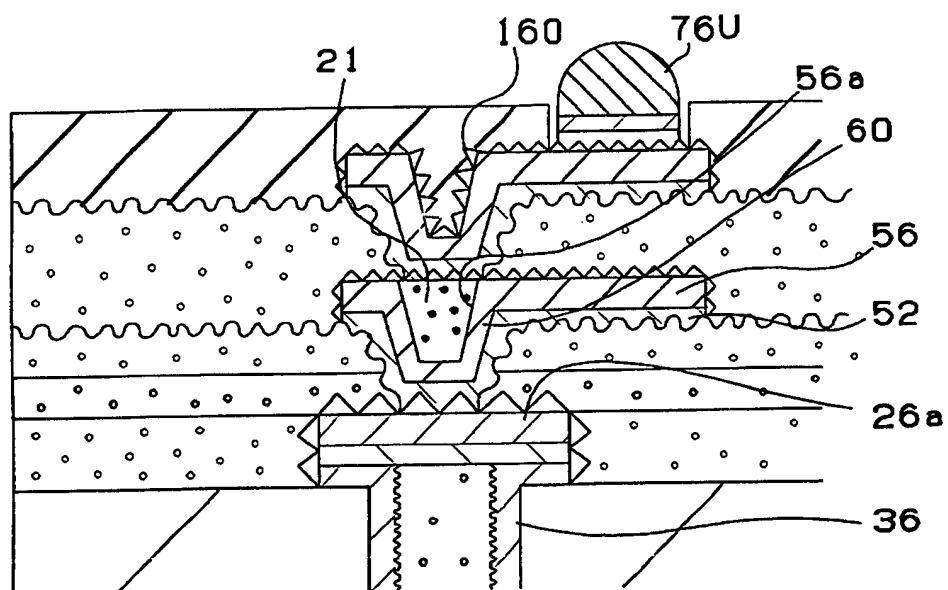
【図 8】



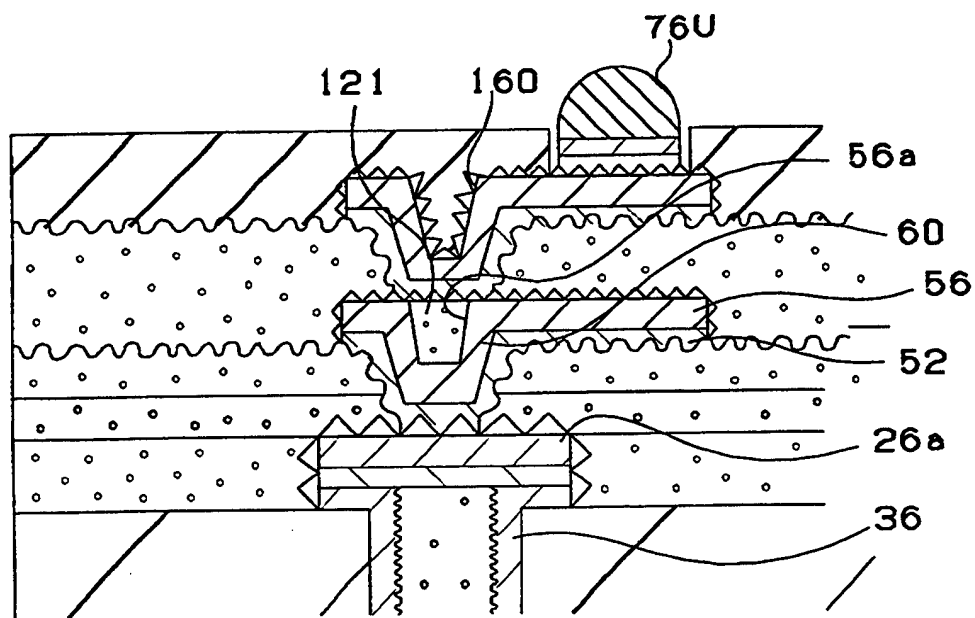
特平 10-2889

【図9】

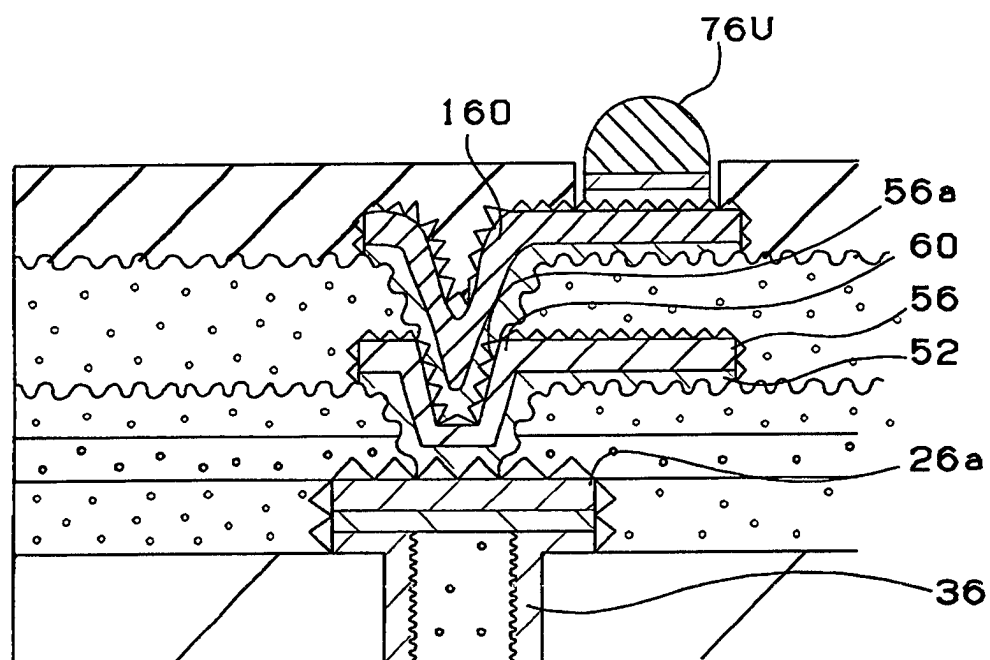
(A)



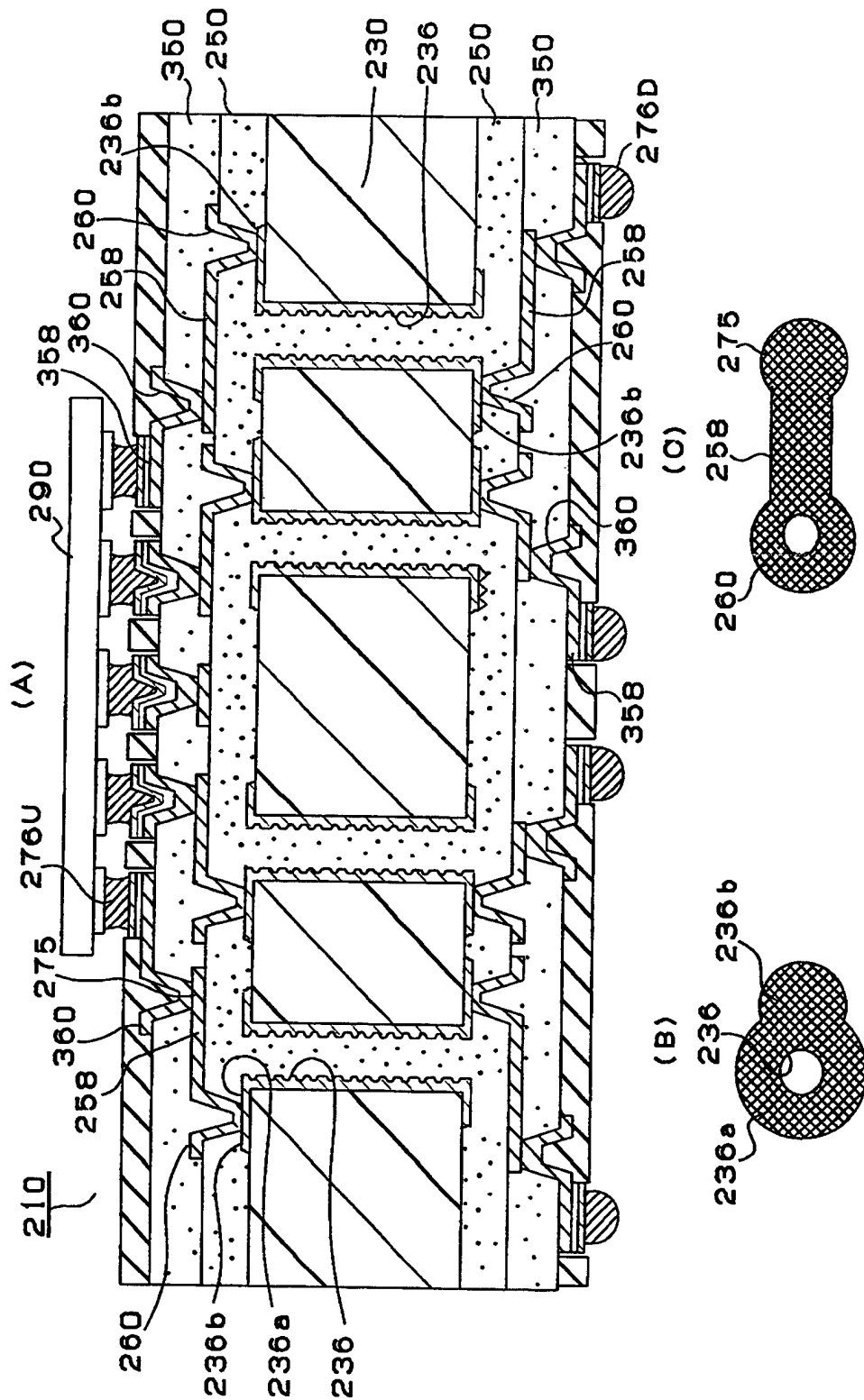
(B)



【図 10】



【図 11】



【書類名】 要約書

【要約】

【課題】 内部の配線長を短縮できる多層ビルドアップ配線板を提供する。

【解決手段】 多層ビルドアップ配線板 10 のスルーホール 36 の直上に下層のバイアホール 60 を配設し、該下層のバイアホール 60 の直上に上層のバイアホール 160 を配設する。これにより、スルーホール 36 と下層バイアホール 60 と上層バイアホール 160 とが直線状になり、配線長が短縮するため、IC チップ 90 の信号の伝送速度を高めることが可能となる。

【選択図】 図 7

【書類名】 職権訂正データ
【訂正書類】 特許願

<認定情報・付加情報>

【特許出願人】

【識別番号】 000000158
【住所又は居所】 岐阜県大垣市神田町2丁目1番地
【氏名又は名称】 イビデン株式会社

【代理人】 申請人

【識別番号】 100095795
【住所又は居所】 愛知県名古屋市中区上前津2丁目1番27号 堀井
ビル4階 加藤田下特許事務所

【氏名又は名称】 田下 明人

【代理人】 申請人

【識別番号】 100098567
【住所又は居所】 愛知県名古屋市中区上前津2丁目1番27号 堀井
ビル4階 加藤田下特許事務所

【氏名又は名称】 加藤 壯祐

出 願 人 履 歴 情 報

識別番号 [000000158]

1. 変更年月日 1990年 8月29日
[変更理由] 新規登録
住 所 岐阜県大垣市神田町2丁目1番地
氏 名 イビデン株式会社